

目录

1. 仿真器硬件平台	2
2. 仿真芯片引脚对应关系	3
3. 仿真器注意事项	3
4. 历史记录	4

珠海泰芯半导体版权所有，未经授权，请勿复制和传播！

1. 仿真器硬件平台

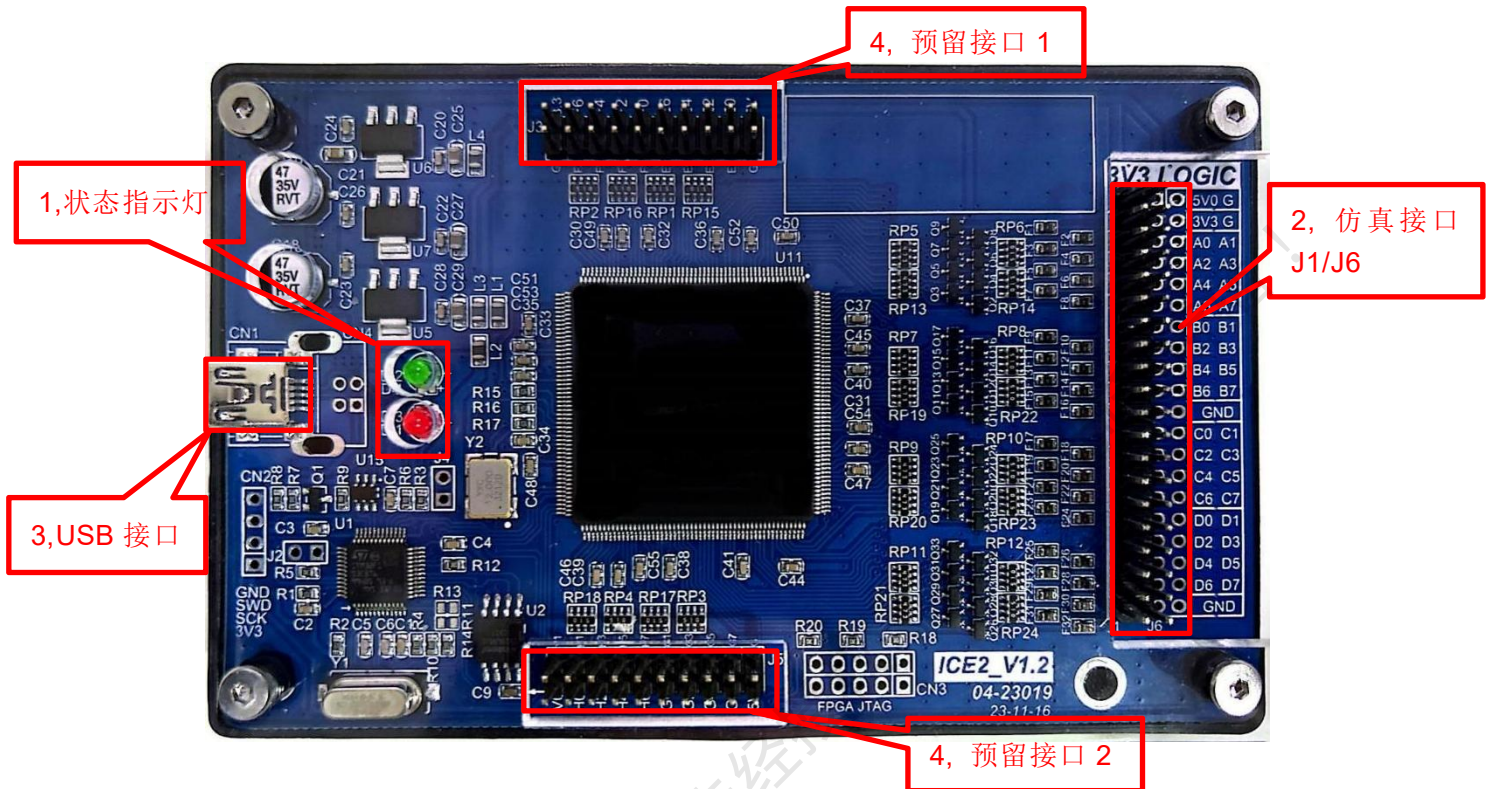


图 1 TX IDE 硬件平台

- 1, 通电后指示灯：红色灯不停闪烁表示仿真器正在进行初始化；红色常亮表示初始化失败，调试器需要升级(此时可通过 IDE 软件进行升级)；红色熄灭且绿色灯闪烁则表示初始化成功工作正常。
- 2, 仿真接口，详细说明参考(仿真管脚与芯片引脚对应关系)
- 3, USB 接口

2. 仿真芯片引脚对应关系

仿真管脚与芯片引脚对应关系如下：

J1/J6 排针与 TX8W7000 芯片引脚 MAP 列表：

芯片引脚	J1/J6丝印	J1/J6丝印	芯片引脚
5V输出	5V5	GND	GND
3.3V输出	3V3	GND	GND
P00	PA0	PA1	P01
P02/RST	PA2	PA3	P03/PWM4
P04/PWM3	PA4	PA5	P05/PWM2/ INT0
P06	PA6	PA7	P07
P10/INT1	PB0	PB1	P11
P12	PB2	PB3	保留
保留	PB4	PB5	保留
保留	PB6	PB7	保留
GND	GND	GND	GND
保留	PC0	PC1	保留
保留	PC2	PC3	保留
保留	PC4	PC5	保留
保留	PC6	PC7	保留
保留	PD0	PD1	保留
保留	PD2	PD3	保留
保留	PD4	PD5	保留
保留	PD6	PD7	保留
GND	GND	GND	GND

3. 仿真器注意事项

1. 时钟

仿真器不支持外接晶振仿真

2. LVD 仿真

仿真器不支持 LVD 仿真，LVD 需要烧录芯片进行验证

3. 外部复位引脚仿真

外部复位仿真时需要注意外部复位脚是否为 0，如果为 0 则 IDE 软件提示芯片进入 RESET 状态，只有外部复位引脚为 1 时才会正常工作

4. STOP/IDLE 仿真

在系统进入 STOP/IDLE 状态时，只能等待芯片唤醒事件唤醒后才能进行其它操作，否则需要重新启动硬件和软件。

5. 仿真电压只支持 3.3V

仿真器仅支持 3.3V 电压,不支持其它仿真电压.

6. 上/下拉

仿真器不支持同时开启上/下拉功能(同时开启上/下拉时,上拉有效).

7. ADC 仿真

仿真器不支持 ADC 模块的仿真, 后续需要添加转接板和新的 IDE 才可以使用。

4. 历史记录

版本号	修改记录	发布日期
V1.2	修改IO MAP; 添加ADC仿真说明	2024-01-02
V1.1	修改文件格式	2023-12-12
V1.0	初版	2023-12-11